

(19) 日本国特許庁(JP)

(12) 特許公報(B2)

(11) 特許番号

特許第6497702号  
(P6497702)

(45) 発行日 平成31年4月10日(2019.4.10)

(24) 登録日 平成31年3月22日(2019.3.22)

(51) Int.Cl. F 1  
**A 6 1 B 1/045 (2006.01)** A 6 1 B 1/045 6 1 0  
**G 0 2 B 23/24 (2006.01)** G 0 2 B 23/24 B

請求項の数 4 (全 24 頁)

(21) 出願番号	特願2015-123179 (P2015-123179)	(73) 特許権者	000000376
(22) 出願日	平成27年6月18日 (2015.6.18)		オリンパス株式会社
(65) 公開番号	特開2017-6259 (P2017-6259A)		東京都八王子市石川町2951番地
(43) 公開日	平成29年1月12日 (2017.1.12)	(74) 代理人	100076233
審査請求日	平成29年9月11日 (2017.9.11)		弁理士 伊藤 進
		(74) 代理人	100101661
			弁理士 長谷川 靖
		(74) 代理人	100135932
			弁理士 篠浦 治
		(72) 発明者	久津間 祐二
			東京都渋谷区幡ヶ谷2丁目43番2号 オリンパス株式会社内
		(72) 発明者	鈴木 達彦
			東京都渋谷区幡ヶ谷2丁目43番2号 オリンパス株式会社内

最終頁に続く

(54) 【発明の名称】 内視鏡用画像信号処理装置

(57) 【特許請求の範囲】

【請求項1】

内視鏡と接続可能であり、前記内視鏡に搭載された被写体を撮像する撮像素子からの信号を、第1のフィールドの情報と第2のフィールドの情報とに分けて交互に読み出す内視鏡用画像信号処理装置において、

前記信号を処理する画像処理部であって、奇数フィールド数分の処理時間を要する信号処理ブロックを含む画像信号処理部と、

前記信号処理ブロックで処理される画像信号を、奇数フィールド数分の時間遅延させることが可能な遅延部と、

接続された前記内視鏡の固有情報に応じて、接続された前記内視鏡が前記信号処理ブロックでの処理を必要とする内視鏡の場合は前記遅延部によって前記画像信号に前記遅延時間を与えるように設定し、接続された前記内視鏡が前記信号処理ブロックでの処理を必要としない内視鏡の場合は前記遅延部によって前記画像信号に前記遅延時間を与えないように設定する遅延量設定部と、

を具備することを特徴とする内視鏡用画像信号処理装置。

【請求項2】

接続された前記内視鏡の前記固有情報に基づいて、接続された前記内視鏡が前記信号処理ブロックでの処理を必要とする内視鏡の場合は前記信号処理ブロックによる前記処理の実行を設定し、接続された前記内視鏡が前記信号処理ブロックでの処理を必要としない内視鏡の場合は前記信号処理ブロックによる前記処理の非実行を設定する設定部をさらに有

10

20

する

ことを特徴とする請求項 1 に記載の内視鏡用画像信号処理装置。

【請求項 3】

前記固有情報は、前記内視鏡の種別に応じた情報である

ことを特徴とする請求項 1 に記載の内視鏡用画像信号処理装置。

【請求項 4】

奇数フィールド数分の処理遅延時間を要する前記信号処理ブロックを複数有し、

前記遅延量設定部は、接続された前記内視鏡の固有情報に応じて、接続された前記内視鏡が前記複数の信号処理ブロックのいずれの処理も必要としない内視鏡の場合、または、前記複数の信号処理ブロックのうち偶数個の信号処理ブロックによる処理を必要とする内視鏡の場合には、前記遅延部によって前記画像信号に前記遅延時間を与えないように設定し、接続された前記内視鏡が前記複数の信号処理ブロックのうち奇数個の信号処理ブロックによる処理の実行を必要とする内視鏡の場合には、前記遅延部によって前記画像信号に対して前記奇数フィールド数分の前記遅延時間を与えるように設定する

ことを特徴とする請求項 1 に記載の内視鏡用画像信号処理装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、内視鏡用画像信号処理装置、特に、奇数フィールド数分の処理時間を要する信号処理ブロックを含む画像信号処理部を有する内視鏡用画像信号処理装置に関する。

【背景技術】

【0002】

従来、医療用分野及び工業用分野において撮像素子を備えた内視鏡が広く用いられている。また、内視鏡に着脱自在に接続され、内視鏡に係る各種信号処理をビデオプロセッサと称する内視鏡用画像信号処理装置により担い、内視鏡システムを構成する技術も知られるところにある。

【0003】

上述した内視鏡用画像信号処理装置を有する内視鏡システムとしては、例えば、特開平 5 - 237059 号公報（特許文献 1）に示すように、内視鏡に搭載した撮像素子からの信号を奇数フィールドの情報と偶数フィールドの情報とに分けて交互に読み出す、いわゆるインターレース走査方式を採用したシステムが知られている。

【0004】

一方、上述した如き内視鏡用画像信号処理装置（ビデオプロセッサ）には、入力した画像信号に対して所定の画像信号処理を施す画像処理部を有する。この画像処理部としては、画像信号処理をする際偶数フィールド数分の遅延時間を生じる信号処理ブロック（例えば、拡大縮小処理ブロック）と、画像信号処理をする際奇数フィールド数分の遅延時間を生じる信号処理ブロック（例えば、境界補正処理ブロック）を有する画像処理部が知られている。

【先行技術文献】

【特許文献】

【0005】

【特許文献 1】特開平 5 - 237059 号公報

【発明の概要】

【発明が解決しようとする課題】

【0006】

ところで、上述した、インターレース走査方式を採用したシステムにおけるビデオプロセッサにおいて、画像信号処理のために奇数フィールド数分の遅延時間を要する場合、この信号処理ブロックの後段でフィールドの ODD/EVEN が逆転してしまうため、モニタまたは記録機器に対して出力される画像が乱れてしまう虞があった。

【0007】

10

20

30

40

50

このフィールドのODD/EVEN逆転現象を回避する方法として、上記奇数フィールド数分の遅延時間を要する信号処理ブロックの後段に奇数フィールド数分の画像信号を遅延させる回路を付加することが考えられる。

【0008】

しかしながら、当該ビデオプロセッサに接続される内視鏡の種別等によっては、ビデオプロセッサにおいて上述した如き奇数フィールド数分の遅延時間を要する処理を必須としない場合もあるため、接続される内視鏡の種別等に応じた的確な遅延量設定が求められていた。

【0009】

本発明は上述した点に鑑みてなされたもので、奇数フィールド数分の処理時間を要する信号処理ブロックを有する場合であっても、フィールドのODD/EVEN逆転現象を生じることのない内視鏡用画像信号処理装置を提供するものである。

【課題を解決するための手段】

【0010】

本発明の一態様の内視鏡用画像信号処理装置は、内視鏡と接続可能であり、前記内視鏡に搭載された被写体を撮像する撮像素子からの信号を、第1のフィールドの情報と第2のフィールドの情報とに分けて交互に読み出す内視鏡用画像信号処理装置において、前記信号を処理する画像処理部であって、奇数フィールド数分の処理時間を要する信号処理ブロックを含む画像信号処理部と、前記信号処理ブロックで処理される画像信号を、奇数フィールド数分の時間遅延させることが可能な遅延部と、接続された前記内視鏡の固有情報に応じて、接続された前記内視鏡が前記信号処理ブロックでの処理を必要とする内視鏡の場合は前記遅延部によって前記画像信号に前記遅延時間を与えるように設定し、接続された前記内視鏡が前記信号処理ブロックでの処理を必要としない内視鏡の場合は前記遅延部によって前記画像信号に前記遅延時間を与えないように設定する遅延量設定部と、を具備する。

【発明の効果】

【0011】

本発明によれば、奇数フィールド数分の処理時間を要する信号処理ブロックを有する場合であっても、フィールドのODD/EVEN逆転現象を生じることのない内視鏡用画像信号処理装置を提供するものである。

【図面の簡単な説明】

【0012】

【図1】図1は、本発明の第1の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図である。

【図2】図2は、第1の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

【図3】図3は、本発明の第2の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図である。

【図4】図4は、第2の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

【図5】図5は、本発明の第3の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示すブロック図である。

【図6】図6は、第3の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

【図7】図7は、本発明の第4の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示すブロック図である。

【図8】図8は、第4の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

【図9】図9は、本発明の第5の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示すブロック図である。

10

20

30

40

50

【図10】図10は、本発明の第6の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示すブロック図である。

【発明を実施するための形態】

【0013】

以下、図面を参照して本発明の実施形態を説明する。

【0014】

<第1の実施形態>

図1～図2を用いて第1の実施形態の内視鏡システムの構成について説明する。

【0015】

図1は、本発明の第1の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図であり、図2は、第1の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

10

【0016】

図1に示すように本発明の第1の実施形態の内視鏡用画像信号処理装置（以下、ビデオプロセッサ）3を含む内視鏡システム1は、撮像ユニット21を有する内視鏡2と、前記内視鏡2が接続可能され、所定の信号処理を行う前記ビデオプロセッサ3と、ビデオプロセッサ3により生成された画像信号を表示する表示装置としてのモニタ5と、ビデオプロセッサ3に接続され所定の指示入力信号をビデオプロセッサ3に対して出力する指示入力手段6と、を主に備えて構成される。

【0017】

20

内視鏡2は、被検体の光学像を撮像して所定の撮像信号を出力する撮像ユニット21と、当該内視鏡2の種別に応じた所定の固有情報（スコープID）を記憶するスコープID22と、を備える。

【0018】

ビデオプロセッサ3は、ビデオプロセッサ3内の各種回路の制御を行う制御部（CPU）31と、CPU31に接続され所定の固有情報を格納する固有情報格納部32と、内視鏡2における前記撮像ユニット21から出力される撮像信号（画像信号）を入力し当該画像信号に対して所定の前処理を施す前処理部34と、CPU31の制御下に前処理部34から出力される画像信号の出力先を選択する画像処理選択部35と、CPU31の制御下に前処理部34から出力される画像信号を入力し所定の画像処理を施す画像信号処理部36と、前記画像信号処理部36から出力される画像信号に対して所定の遅延時間を付与する遅延部37と、前記画像信号処理部36における各信号処理ブロックおよび前記遅延部37と接続されCPU31の制御下に奇数フィールドの画像信号と偶数フィールドの画像信号とを記憶するフィールドメモリ33と、前記遅延部37を経た画像信号を入力しまたは前記画像信号処理部36および前記遅延部37をバイパスした画像信号を入力し、これら入力した画像信号に対して所定の後段処理を施す後段処理部38と、後段処理部38の出力信号に対して前記モニタ5に表示するための所定の処理を施す表示制御部39と、を主に備える。

30

【0019】

固有情報格納部32はCPU31に接続され、当該ビデオプロセッサ3に接続される内視鏡2の種別に応じた所定の固有情報を格納する。

40

【0020】

前処理部34は、内視鏡2からの画像信号を入力し所定の信号処理を施すものであり、公知の信号増幅部、プリプロセス回路、A/Dコンバータ、ホワイトバランス回路等により構成され、CPU31により制御される。

【0021】

画像処理選択部35は、CPU31の制御下に、固有情報格納部32に格納された内視鏡の種別情報に応じて、前処理部34から出力された前記画像信号の出力先を選択する。すなわち、前記画像信号を画像信号処理部36に対して出力するか、または、画像信号処理部36における各信号処理ブロックおよび遅延部37をバイパスし後段処理部38に対

50

して直接出力するかを選択する。

【 0 0 2 2 】

画像信号処理部 3 6 は、入力した画像信号に対して所定の画像処理を施す信号処理ブロックを有し、具体的に、画像処理を行う際に偶数フィールド数分の遅延量を生じる偶数フィールド数分信号処理ブロック 4 1 と、画像処理を行う際に奇数フィールド数分の遅延量を生じる奇数フィールド数分信号処理ブロック 4 2 と、を有する。

【 0 0 2 3 】

これら偶数フィールド数分信号処理ブロック 4 1 および奇数フィールド数分信号処理ブロック 4 2 は、いずれも前記フィールドメモリ 3 3 に接続される。フィールドメモリ 3 3 は、CPU 3 1 の制御下に奇数フィールドの画像信号と偶数フィールドの画像信号とを記憶する。

10

【 0 0 2 4 】

ここで、偶数フィールド数分信号処理ブロック 4 1 としては、例えば画像信号に対して拡大縮小処理を施す拡大縮小処理回路が挙げられる。そして当該拡大縮小処理回路においては、フィールドメモリ 3 3 との相互作用により拡大縮小処理を行う際に 2 フィールドの遅延が生じる。

【 0 0 2 5 】

一方、奇数フィールド数分信号処理ブロック 4 2 としては、例えば画像信号に対して所定の境界補正処理を施す境界補正処理回路が挙げられる。そして当該境界補正処理回路においては、フィールドメモリ 3 3 との相互作用により境界補正処理を行う際に 1 フィールドの遅延が生じる。

20

【 0 0 2 6 】

また、偶数フィールド数分信号処理ブロック 4 1 および奇数フィールド数分信号処理ブロック 4 2 は、いずれも CPU 3 1 に制御され、当該信号処理ブロックにおける処理の実行または非実行が設定されるようになっている。

【 0 0 2 7 】

遅延部 3 7 は、フィールドメモリ 3 3 と接続され、画像信号処理部 3 6 における前記信号処理ブロックの信号処理を経た画像信号に対して、CPU 3 1 の制御下に奇数フィールド数分の遅延量を与え後段に出力する機能を有する。

【 0 0 2 8 】

ここで、接続される内視鏡 2 の種別によっては、CPU 3 1 の制御下に画像処理選択部 3 5 において画像信号が画像信号処理部 3 6 に入力され、かつ、偶数フィールド数分信号処理ブロック 4 1 および奇数フィールド数分信号処理ブロック 4 2 のすべてが実行されるように設定されるため、この場合、画像信号処理部 3 6 から出力される画像信号には 3 フィールド分（奇数フィールド数分）の遅延量が生じていることとなる。

30

【 0 0 2 9 】

このように、画像信号処理部 3 6 において奇数フィールド数分の遅延時間を要する場合、何等の措置も施さないと、これら信号処理ブロックの後段側においてはフィールドの ODD/EVEN が逆転してしまうため、モニタ 5 に対して出力される画像が乱れてしまう虞がある。

40

【 0 0 3 0 】

本願発明は、係る事情に鑑み、画像信号処理部 3 6 の直後の後段側に前記遅延部 3 7 を設け、この遅延部 3 7 において奇数フィールド数分の遅延処理を行うことによりトータルでの遅延量を偶数フィールド数分とし、接続される内視鏡 2 の種別により画像信号処理部 3 6 からの出力される画像信号に奇数フィールド数分の遅延量が生じたとしても、上述した ODD/EVEN 逆転による不具合の発生を防止するものである。

【 0 0 3 1 】

< 第 1 の実施形態の作用 >

次に、本第 1 の実施形態の作用について説明する。

【 0 0 3 2 】

50

図 2 は、第 1 の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部稼働状況を示した表図である。

【 0 0 3 3 】

本実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ 3）において CPU 3 1 は、当該ビデオプロセッサ 3 に内視鏡 2 が接続されるとスコープ ID 2 2 からの情報に基づいて内視鏡 2 の種別を判定する。

【 0 0 3 4 】

いま、ビデオプロセッサ 3 に接続される内視鏡 2 として、本実施形態においては、内視鏡 2 と内視鏡 1 との 2 種類の内視鏡を想定する。

【 0 0 3 5 】

そして、図 2 に示すように、内視鏡 2 は、画像信号処理部 3 6 における偶数フィールド数分信号処理ブロック 4 1 および奇数フィールド数分信号処理ブロック 4 2 の信号処理を必要とする種別の内視鏡とし、一方、内視鏡 1 は、画像信号処理部 3 6 における上述した信号処理をいずれも必要としない種類の内視鏡とする。

【 0 0 3 6 】

上述したように CPU 3 1 は、内視鏡 2 の種別を判定すると固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて、画像処理選択部 3 5、画像信号処理部 3 6 および遅延部 3 7 を制御する。

【 0 0 3 7 】

すなわち、CPU 3 1 は、接続された内視鏡 2 が内視鏡 2 である場合は、画像処理選択部 3 5 を切替えて前処理部 3 4 の出力先を画像信号処理部 3 6 とする。

【 0 0 3 8 】

さらに、CPU 3 1 は、偶数フィールド数分信号処理ブロック 4 1 および奇数フィールド数分信号処理ブロック 4 2 を実行状態とし、これより内視鏡 2 からの画像信号は偶数フィールド数分信号処理ブロック 4 1（2 フィールド遅延）および奇数フィールド数分信号処理ブロック 4 2（1 フィールド遅延）による処理が施される。

【 0 0 3 9 】

ここで、画像信号処理部 3 6 における各信号処理ブロックを経た画像信号は、3 フィールド分、すなわち、奇数フィールド数分の遅延が生じていることとなる。

【 0 0 4 0 】

しかしながら本実施形態においては、次段の遅延部 3 7 において奇数フィールド数分の遅延処理を行うことにより、トータルの遅延量を偶数フィールド数分とし、上述した ODD/EVEN 逆転による不具合の発生を防止する。

【 0 0 4 1 】

一方、CPU 3 1 は、接続された内視鏡 2 が内視鏡 1 である場合は、CPU 3 1 は画像処理選択部 3 5 を切替えて前処理部 3 4 の出力先を後段処理部 3 8 とする。すなわち、接続された内視鏡 2 が内視鏡 1 である場合、画像信号処理部 3 6 における信号処理を要しないため、画像信号処理部 3 6 および遅延部 3 7 をバイパスするよう制御する。

【 0 0 4 2 】

このように、画像信号処理部 3 6 における信号処理を要しない種類の内視鏡 2 が接続された場合、当該画像信号処理部 3 6 と共に上述した遅延部 3 7 もバイパスするため、後段処理部 3 8 に入力される画像信号は、フィールド数分の遅延が無いが、または、偶数フィールド数分の遅延が生じているのみであるため、もとより上述した ODD/EVEN 逆転は生じることはない。

【 0 0 4 3 】

以上説明したように、本第 1 の実施形態によると、画像信号処理部 3 6 の直後の後段側に遅延部 3 7 を設け、この遅延部 3 7 において奇数フィールド数分の遅延処理を行うことによりトータルでの遅延量を偶数フィールド数分とすることで、接続される内視鏡 2 の種別により画像信号処理部 3 6 から出力される画像信号に奇数フィールド数分の遅延量が生じたとしても、ODD/EVEN 逆転による不具合の発生を防止することができ、一方、前記画像

10

20

30

40

50

信号処理部 3 6 による処理を要しない内視鏡 2 が接続された場合においては当該画像信号処理部 3 6 と共に前記遅延部 3 7 の処理自体をバイパスさせることで、ODD/EVEN逆転が生じていない画像信号を出力することができる。

【 0 0 4 4 】

< 第 2 の実施形態 >

次に、本発明の第 2 の実施形態について説明する。

【 0 0 4 5 】

上述した第 1 の実施形態の内視鏡用画像信号処理装置は、画像信号処理部 3 6 から出力される画像信号に奇数フィールド数分の遅延量が生じたとしても、遅延部 3 7 において奇数フィールド数分の遅延処理を行うことにより、トータルでの遅延量を偶数フィールド数分とすると共に、画像処理選択部 3 5 を設け、画像信号処理部 3 6 による処理を要しない内視鏡 2 が接続された場合に対応するため画像信号処理部 3 6 および遅延部 3 7 の処理自体をバイパスさせる構成とした。

【 0 0 4 6 】

これに対して本第 2 の実施形態の内視鏡用画像信号処理装置は、第 1 の実施形態における画像処理選択部 3 5 を設けずに、接続される内視鏡 2 の種別に係る固有情報に応じて遅延部における遅延量（遅延時間）を調整する機構を備えたことを特徴とする。

【 0 0 4 7 】

図 3 は、本発明の第 2 の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図であり、図 4 は、第 2 の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

【 0 0 4 8 】

本第 2 の実施形態の内視鏡システムは、その構成は基本的には第 1 の実施形態と同様であるので、ここでは第 1 の実施形態との差異のみの説明にとどめ、その他の詳細の説明は省略する。

【 0 0 4 9 】

図 3 に示すように本発明の第 2 の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ）2 0 3 を含む内視鏡システム 2 0 1 は、第 1 の実施形態と同様に撮像ユニット 2 1 を有する内視鏡 2 と、前記内視鏡 2 が接続可能され、所定の信号処理を行う前記ビデオプロセッサ 2 0 3 と、ビデオプロセッサ 2 0 3 により生成された画像信号を表示する表示装置としてのモニタ 5 と、ビデオプロセッサ 2 0 3 に接続され所定の指示入力信号をビデオプロセッサ 2 0 3 に対して出力する指示入力手段 6 と、を主に備えて構成される。

【 0 0 5 0 】

ビデオプロセッサ 2 0 3 は、ビデオプロセッサ 2 0 3 内の各種回路の制御を行う制御部（CPU）2 3 1 と、第 1 の実施形態と同様の固有情報格納部 3 2、前処理部 3 4、後段処理部 3 8、表示制御部 3 9 と、を備える。

【 0 0 5 1 】

一方、ビデオプロセッサ 2 0 3 は、CPU 2 3 1 の制御下に前処理部 3 4 から出力される画像信号を入力し所定の画像処理を施す画像信号処理部 2 3 6 と、前記画像信号処理部 2 3 6 から出力される画像信号に対して所定の遅延時間を付与する遅延部 2 3 7 と、前記画像信号処理部 2 3 6 における各信号処理ブロックおよび前記遅延部 2 3 7 と接続され CPU 2 3 1 の制御下に奇数フィールドの画像信号と偶数フィールドの画像信号とを記憶するフィールドメモリ 2 3 3 と、を備える。

【 0 0 5 2 】

また、本第 2 の実施形態においてビデオプロセッサ 2 0 3 は、遅延部 2 3 7 に接続され、CPU 3 1 の制御下に、画像信号処理部 2 3 6 から出力される前記画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定する遅延量設定部 2 5 1 を、さらに備える（遅延量設定部 2 5 1 については、後に詳述する）。

【 0 0 5 3 】

本第 2 の実施形態において画像信号処理部 2 3 6 は、第 1 の実施形態と同様に、入力し

10

20

30

40

50

た画像信号に対して所定の画像処理を施す信号処理ブロックを有し、具体的に、画像処理を行う際に偶数フィールド数分の遅延量を生じる偶数フィールド数分信号処理ブロック 241 と、画像処理を行う際に奇数フィールド数分の遅延量を生じる奇数フィールド数分信号処理ブロック 242 と、を有する。

【0054】

これら偶数フィールド数分信号処理ブロック 241 および奇数フィールド数分信号処理ブロック 242 は、第 1 の実施形態と同様に、フィールドメモリ 233 に接続される。

【0055】

また、偶数フィールド数分信号処理ブロック 241 および奇数フィールド数分信号処理ブロック 242 は、第 1 の実施形態と同様に、それぞれ拡大縮小処理回路、境界補正処理回路を想定し、それぞれ、信号処理を行う際に 2 フィールド、1 フィールドの遅延が生じるようになっている。

10

【0056】

また、偶数フィールド数分信号処理ブロック 241 および奇数フィールド数分信号処理ブロック 242 は、いずれも CPU 231 に制御され、当該信号処理ブロックにおける処理の実行または非実行が設定されるようになっている。

【0057】

ここで、CPU 231 は、前記信号処理ブロックにおける処理の実行または非実行を設定する設定部としての役目を果たす。

【0058】

20

すなわち、CPU 231 は、ビデオプロセッサ 203 に接続される内視鏡 2 の種別に応じて、固有情報格納部 32 に格納された内視鏡固有情報に基づいて、偶数フィールド数分信号処理ブロック 241 および奇数フィールド数分信号処理ブロック 242 における信号処理の実行または非実行を設定するようになっている。

【0059】

遅延量設定部 251 は、CPU 231 (設定部) による上述した設定 (各信号処理ブロックにおける信号処理の実行または非実行の設定) に基づいて、画像信号処理部 236 から出力される画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定し、その設定結果を遅延部 237 に伝達するようになっている。

【0060】

30

遅延部 237 は、フィールドメモリ 233 と接続され、画像信号処理部 236 における前記信号処理ブロックの信号処理を経た画像信号に対して、CPU 231 の制御下に、遅延量設定部 251 によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する機能を有する。

【0061】

< 第 2 の実施形態の作用 >

次に、本第 2 の実施形態の作用について説明する。

【0062】

図 4 は、第 2 の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

40

【0063】

本第 2 の実施形態の内視鏡用画像信号処理装置 (ビデオプロセッサ 203) において CPU 231 は、第 1 の実施形態と同様に、当該ビデオプロセッサ 203 に内視鏡 2 が接続されるとスコープ ID 22 からの情報に基づいて内視鏡 2 の種別を判定する。

【0064】

本第 2 の実施形態においては、ビデオプロセッサ 203 に接続される内視鏡 2 として、内視鏡、内視鏡 および内視鏡 の 3 種類の内視鏡を想定する。

【0065】

そして、図 4 に示すように、内視鏡 は、画像信号処理部 236 における偶数フィールド数分信号処理ブロック 241 および奇数フィールド数分信号処理ブロック 242 の信号

50

処理を必要とする種別の内視鏡とし、内視鏡 は、画像信号処理部 2 3 6 における上述した信号処理をいずれも必要としない種類の内視鏡とし、内視鏡 は、画像信号処理部 2 3 6 における偶数フィールド数分信号処理ブロック 2 4 1 の信号処理は要するものの、奇数フィールド数分信号処理ブロック 2 4 2 の信号処理は要しない種別の内視鏡とする。

【 0 0 6 6 】

本第 2 の実施形態において CPU 2 3 1 は、内視鏡 2 の種別を判定すると固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて、画像信号処理部 2 3 6 における各信号処理ブロックの実行または非実行の設定を行う。

【 0 0 6 7 】

さらに CPU 2 3 1 は、固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて、  
換言すれば、各信号処理ブロックにおける信号処理の実行または非実行の設定に基づいて、  
遅延量設定部 2 5 1 を制御する。

10

【 0 0 6 8 】

そして CPU 2 3 1 の制御を受けて遅延量設定部 2 5 1 は、CPU 2 3 1 による上述した設定に基づいて、画像信号処理部 2 3 6 から出力される画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定する。

【 0 0 6 9 】

さらに遅延量設定部 2 5 1 は、その設定結果を遅延部 2 3 7 に伝達し、これにより遅延部 2 3 7 は、画像信号処理部 2 3 6 から出力された画像信号に対して、遅延量設定部 2 5 1 によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する。

20

【 0 0 7 0 】

具体的に CPU 2 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、偶数フィールド数分信号処理ブロック 2 4 1 および奇数フィールド数分信号処理ブロック 2 4 2 のいずれをも “ 実行 ” に設定する。この場合、画像信号処理部 2 3 6 においては、計 3 フィールド数分（奇数フィールド数分）の遅延が生じていることとなる。

【 0 0 7 1 】

そして CPU 2 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、遅延部 2 3 7 において 1 フィールド数分の遅延処理を行うよう、遅延量設定部 2 5 1 および遅延部 2 3 7 を制御する。

30

【 0 0 7 2 】

このように本第 2 の実施形態においても、画像信号処理部 2 3 6 において奇数フィールド数分の遅延が生じる内視鏡 2 が接続される場合は、遅延部 2 3 7 において奇数フィールド数分の遅延処理を行うことにより、トータルの遅延量を偶数フィールド数分（ 4 フィールド）とし、上述した ODD/EVEN 逆転による不具合の発生を防止する。

【 0 0 7 3 】

一方、CPU 2 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、偶数フィールド数分信号処理ブロック 2 4 1 および奇数フィールド数分信号処理ブロック 2 4 2 のいずれも “ 非実行 ” に設定する。この場合、画像信号処理部 2 3 6 においては、遅延は生じていない。

40

【 0 0 7 4 】

そして CPU 2 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、遅延部 2 3 7 において 0 フィールド数分の遅延処理を行うよう、すなわち、遅延量がゼロに設定されるよう、遅延量設定部 2 5 1 および遅延部 2 3 7 を制御する。

【 0 0 7 5 】

さらに CPU 2 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、偶数フィールド数分信号処理ブロック 2 4 1 のみ “ 実行 ” に設定し、奇数フィールド数分信号処理ブロック 2 4 2 は “ 非実行 ” に設定する。この場合、画像信号処理部 2 3 6 においては、遅延は 2 フィールド数分である。

【 0 0 7 6 】

50

そしてCPU231は、接続された内視鏡2が内視鏡である場合は、画像信号処理部236において奇数フィールド数分の遅延が生じないことから、上述同様に、遅延部237において0フィールド数分の遅延処理を行うよう、すなわち、遅延量がゼロに設定されるよう、遅延量設定部251および遅延部237を制御する。

【0077】

このように本第2の実施形態において、画像信号処理部236において奇数フィールド数分の遅延が生じない内視鏡2が接続される場合は、遅延部237における遅延量をゼロに設定することにより、トータルの遅延量を偶数フィールド数分のままとし、ODD/EVEN逆転による不具合の発生を防止する。

【0078】

以上説明したように、本第2の実施形態によると、画像信号処理部236の直後の後段側に遅延部237を設け、接続される内視鏡2の種別により当該遅延部237における遅延量を制御することで、画像信号処理部236から出力される画像信号に奇数フィールド数分の遅延量が生じる場合には、遅延部237において奇数フィールド数分の遅延処理を行うことによりトータルでの遅延量を偶数フィールド数分とし、接続される内視鏡2の種別により画像信号処理部236から出力される画像信号に奇数フィールド数分の遅延量が生じない場合は、遅延部237における遅延量をゼロに設定することで、いずれの場合でも、ODD/EVEN逆転による不具合の発生を防止することができる。

【0079】

なお、本第2の実施形態において設定部たるCPU231は、接続される内視鏡2の種別に基づいて、画像信号処理部236における前記各信号処理ブロックによる信号処理の実行または非実行を設定することとしたが、これに限らず、CPU231は、所定の指示入力、例えば、ビデオプロセッサ203に接続された所定の指示入力手段6の指示によって前記各信号処理ブロックによる信号処理の実行または非実行を設定するようにしてもよい。

【0080】

<第3の実施形態>

次に、本発明の第3の実施形態について説明する。

【0081】

上述した第2の実施形態の内視鏡用画像信号処理装置は、接続される内視鏡2の種別に係る固有情報に応じて遅延部における遅延量（遅延時間）を調整する機構を備えたことを特徴とする。

【0082】

これに対して本第3の実施形態の内視鏡用画像信号処理装置は、画像信号処理部における現実の遅延量を検出し、この検出結果に基づいて遅延部における遅延量（遅延時間）を調整する機構を備えたことを特徴とする。

【0083】

図5は、本発明の第3の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図であり、図6は、第3の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

【0084】

本第3の実施形態の内視鏡システムは、その構成は基本的には第2の実施形態と同様であるので、ここでは第2の実施形態との差異のみの説明にとどめ、その他の詳細の説明は省略する。

【0085】

図5に示すように本発明の第3の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ）303を含む内視鏡システム301は、第1の実施形態と同様に撮像ユニット21を有する内視鏡2と、前記内視鏡2が接続可能され、所定の信号処理を行う前記ビデオプロセッサ303と、ビデオプロセッサ303により生成された画像信号を表示する表示装置としてのモニタ5と、ビデオプロセッサ303に接続され所定の指示入力信号をビデオ

10

20

30

40

50

プロセッサ 303 に対して出力する指示入力手段 6 と、を主に備えて構成される。

【0086】

ビデオプロセッサ 303 は、ビデオプロセッサ 303 内の各種回路の制御を行う制御部 (CPU) 331 と、第 1 の実施形態と同様の固有情報格納部 32、前処理部 34、後段処理部 38、表示制御部 39 と、を備える。

【0087】

一方、ビデオプロセッサ 303 は、CPU 331 の制御下に前処理部 34 から出力される画像信号を入力し所定の画像処理を施す画像信号処理部 336 と、前記画像信号処理部 336 から出力される画像信号に対して所定の遅延時間を付与する遅延部 337 と、前記画像信号処理部 336 における各信号処理ブロックおよび前記遅延部 337 と接続され CPU 331 の制御下に奇数フィールドの画像信号と偶数フィールドの画像信号とを記憶するフィールドメモリ 333 と、を備える。

10

【0088】

また、本第 3 の実施形態においても、第 2 の実施形態と同様に、ビデオプロセッサ 303 は、遅延部 337 に接続され、CPU 331 の制御下に、画像信号処理部 336 から出力される前記画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定する遅延量設定部 351 を、さらに備える。

【0089】

本第 3 の実施形態において画像信号処理部 336 は、第 1 の実施形態と同様に、入力した画像信号に対して所定の画像処理を施す信号処理ブロックを有し、具体的に、画像処理を行う際に偶数フィールド数分の遅延量を生じる偶数フィールド数分信号処理ブロック 341 と、画像処理を行う際に奇数フィールド数分の遅延量を生じる奇数フィールド数分信号処理ブロック 342 と、を有する。

20

【0090】

これら偶数フィールド数分信号処理ブロック 341 および奇数フィールド数分信号処理ブロック 342 は、第 1、第 2 の実施形態と同様に、フィールドメモリ 333 に接続される。

【0091】

また、偶数フィールド数分信号処理ブロック 341 および奇数フィールド数分信号処理ブロック 342 は、第 1、第 2 の実施形態と同様に、それぞれ拡大縮小処理回路、境界補正処理回路を想定し、それぞれ、信号処理を行う際に 2 フィールド、1 フィールドの遅延が生じるようになっている。

30

【0092】

さらに、本第 3 の実施形態において画像信号処理部 336 は、前記偶数フィールド数分信号処理ブロック 341 および前記奇数フィールド数分信号処理ブロック 342 による処理済画像信号に併走させてフィールド同期信号を出力するフィールド同期信号出力部 345 を備える。

【0093】

さらに、本第 3 の実施形態においてビデオプロセッサ 303 は、前記フィールド同期信号出力部 345 から出力されるフィールド同期信号 ODD/EVEN を入力し、当該フィールド同期信号に基づいて、画像信号処理部 336 から出力される前記処理済画像信号が奇数フィールドの信号であるか偶数フィールドの信号であるかを検出する同期信号検出部 352 を備える。

40

【0094】

また、前記同期信号検出部 352 は CPU 331 に接続され、当該同期信号検出部 352 における検出結果は CPU 331 に伝達されるようになっている。

【0095】

そして本第 3 の実施形態においては、CPU 331 は、ビデオプロセッサ 303 に接続される内視鏡 2 の種別に拘わらず、同期信号検出部 352 の検出結果に応じて、遅延量設定部 351 および遅延部 337 を制御するようになっている。

50

## 【 0 0 9 6 】

すなわち、本第3の実施形態において遅延量設定部351は、CPU331の制御下に、同期信号検出部352の検出結果に基づいて、画像信号処理部336から出力される画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定し、その設定結果を遅延部337に伝達するようになっている。

## 【 0 0 9 7 】

遅延部337は、フィールドメモリ333と接続され、画像信号処理部336における前記信号処理ブロックの信号処理を経た画像信号に対して、CPU331の制御下に、遅延量設定部351によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する機能を有する。

10

## 【 0 0 9 8 】

< 第3の実施形態の作用 >

次に、本第3の実施形態の作用について説明する。

## 【 0 0 9 9 】

図6は、第3の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

## 【 0 1 0 0 】

ここで本第3の実施形態においても、ビデオプロセッサ303に接続される内視鏡2としては、第2の実施形態において説明した内視鏡、内視鏡および内視鏡と同様の3種類の内視鏡を想定する。

20

## 【 0 1 0 1 】

すなわち図6に示すように第3の実施形態においても、内視鏡は、画像信号処理部336における偶数フィールド数分信号処理ブロック341および奇数フィールド数分信号処理ブロック342の信号処理を必要とする種別の内視鏡であり、内視鏡は、画像信号処理部336における上述した信号処理をいずれも必要としない種類の内視鏡であり、内視鏡は、画像信号処理部336における偶数フィールド数分信号処理ブロック341の信号処理は要するものの、奇数フィールド数分信号処理ブロック342の信号処理は要しない種別の内視鏡である。

## 【 0 1 0 2 】

本第3の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ303）においてCPU331は、画像信号処理部336における前記フィールド同期信号出力部345からフィールド同期信号を受けた前記同期信号検出部352の検出結果に応じて、遅延量設定部351および遅延部337を制御する。

30

## 【 0 1 0 3 】

遅延量設定部351は、CPU331の制御下に、同期信号検出部352の検出結果に基づいて、画像信号処理部336から出力される画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定し、その設定結果を遅延部337に伝達する。

## 【 0 1 0 4 】

そして遅延部337は、画像信号処理部336から出力された画像信号に対して、遅延量設定部351によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する。

40

## 【 0 1 0 5 】

具体的にCPU331は、接続された内視鏡2が内視鏡であるような場合は、たとえば該接続された内視鏡2の種別を認識せずとも、同期信号検出部352において3フィールド数分の遅延が生じている同期信号を検出することから、遅延部337において1フィールド数分の遅延処理を行うよう、遅延量設定部351および遅延部337を制御する。

## 【 0 1 0 6 】

このように本第3の実施形態においては、画像信号処理部336において奇数フィールド数分の遅延が生じるような内視鏡2が接続される場合は、内視鏡2の種別を認識せずとも遅延部337において奇数フィールド数分の遅延処理を行うことにより、トータルの遅

50

延量を偶数フィールド数分（４フィールド）とし、ODD/EVEN逆転による不具合の発生を防止する。

【 0 1 0 7 】

一方、CPU 331は、接続された内視鏡２が内視鏡 または内視鏡 であるような場合は、同期信号検出部 352において0フィールドまたは2フィールド数分の遅延が生じている同期信号を検出することから、遅延部 337において0フィールド数分の遅延処理を行うよう、すなわち、遅延量がゼロに設定されるよう、遅延量設定部 351および遅延部 337を制御する。

【 0 1 0 8 】

このように本第3の実施形態において、画像信号処理部 336においても、奇数フィールド数分の遅延が生じない内視鏡２が接続されるような場合は、同期信号検出部 352においても遅延が生じていないか偶数フィールド数分の遅延が生じている同期信号を検出することから、遅延部 337における遅延量をゼロに設定することにより、トータルの遅延量を偶数フィールド数分のままとし、ODD/EVEN逆転による不具合の発生を防止する。

10

【 0 1 0 9 】

以上説明したように、本第3の実施形態によると、ビデオプロセッサ 303に接続される内視鏡２の種別情報に拘わらず、画像信号処理部 336におけるフィールド同期信号を検出し、画像信号処理部 336における処理済みの画像信号の遅延量を判定することで、遅延部 337における遅延量を調整することができ、ODD/EVEN逆転による不具合の発生を防止することができる。

20

【 0 1 1 0 】

< 第4の実施形態 >

次に、本発明の第4の実施形態について説明する。

【 0 1 1 1 】

上述した第2の実施形態の内視鏡用画像信号処理装置は、画像信号処理部 236に奇数フィールド数分の遅延を生じる信号処理ブロックとして、1つの信号処理ブロック（奇数フィールド数分信号処理ブロック 242）を備えるが、本第4の実施形態の内視鏡用画像信号処理装置は、画像信号処理部において、奇数フィールド数分の遅延を生じる複数の信号処理ブロックを備えることを特徴とする。

【 0 1 1 2 】

図7は、本発明の第4の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図であり、図8は、第4の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

30

【 0 1 1 3 】

本第4の実施形態の内視鏡システムは、その構成は基本的には第2の実施形態と同様であるので、ここでは第2の実施形態との差異のみの説明にとどめ、その他の詳細の説明は省略する。

【 0 1 1 4 】

図7に示すように本発明の第4の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ） 403を含む内視鏡システム 401は、第1の実施形態と同様に撮像ユニット 21を有する内視鏡２と、前記内視鏡２が接続可能され、所定の信号処理を行う前記ビデオプロセッサ 403と、ビデオプロセッサ 403により生成された画像信号を表示する表示装置としてのモニタ 5と、ビデオプロセッサ 403に接続され所定の指示入力信号をビデオプロセッサ 403に対して出力する指示入力手段 6と、を主に備えて構成される。

40

【 0 1 1 5 】

ビデオプロセッサ 403は、ビデオプロセッサ 403内の各種回路の制御を行う制御部（CPU） 431と、第1の実施形態と同様の固有情報格納部 32、前処理部 34、後段処理部 38、表示制御部 39と、を備える。

【 0 1 1 6 】

一方、ビデオプロセッサ 403は、CPU 431の制御下に前処理部 34から出力され

50

る画像信号を入力し所定の画像処理を施す画像信号処理部436と、前記画像信号処理部436から出力される画像信号に対して所定の遅延時間を付与する遅延部437と、前記画像信号処理部436における各信号処理ブロックおよび前記遅延部437と接続されCPU431の制御下に奇数フィールドの画像信号と偶数フィールドの画像信号とを記憶するフィールドメモリ433と、を備える。

【0117】

また、本第4の実施形態においても、第2の実施形態と同様に、ビデオプロセッサ403は、遅延部437に接続され、CPU431の制御下に、画像信号処理部436から出力される前記画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定する遅延量設定部451を、さらに備える（遅延量設定部451については、後に詳述する）

10

【0118】

本第4の実施形態において画像信号処理部436は、入力した画像信号に対して所定の画像処理を施す信号処理ブロックを有し、具体的に、画像処理を行う際に偶数フィールド数分の遅延量を生じる偶数フィールド数分信号処理ブロック441と、画像処理を行う際に奇数フィールド数分の遅延量を生じる複数の奇数フィールド数分信号処理ブロックA442、奇数フィールド数分信号処理ブロックB443、奇数フィールド数分信号処理ブロックC444（以下、場合によって総合的に奇数フィールド数分信号処理ブロック442～444と記載する）と、を有する。

【0119】

なお、上記実施形態と同様に、これら偶数フィールド数分信号処理ブロック441および奇数フィールド数分信号処理ブロック442～444は、第1～第3の実施形態と同様に、フィールドメモリ433に接続される。

20

【0120】

また、偶数フィールド数分信号処理ブロック441および奇数フィールド数分信号処理ブロック442、奇数フィールド数分信号処理ブロックB443、奇数フィールド数分信号処理ブロックC444は、それぞれ信号処理を行う際に2フィールド、1フィールド、3フィールド、1フィールドの遅延が生じるものとする。

【0121】

また、偶数フィールド数分信号処理ブロック441および奇数フィールド数分信号処理ブロック442～444は、いずれもCPU431に制御され、当該各信号処理ブロックにおける処理の実行または非実行が設定されるようになっている。

30

【0122】

すなわち、CPU431は、ビデオプロセッサ403に接続される内視鏡2の種別に応じて、固有情報格納部32に格納された内視鏡固有情報に基づいて、偶数フィールド数分信号処理ブロック441および複数の奇数フィールド数分信号処理ブロック442～444における信号処理の実行または非実行を設定するようになっている。

【0123】

遅延量設定部451は、CPU431（設定部）による上述した設定（各信号処理ブロックにおける信号処理の実行または非実行の設定）に基づいて、画像信号処理部436から出力される画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定し、その設定結果を遅延部437に伝達するようになっている。

40

【0124】

遅延部437は、フィールドメモリ433と接続され、画像信号処理部436における前記信号処理ブロックの信号処理を経た画像信号に対して、CPU431の制御下に、遅延量設定部451によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する機能を有する。

【0125】

<第4の実施形態の作用>

次に、本第4の実施形態の作用について説明する。

50

## 【 0 1 2 6 】

図 8 は、第 4 の実施形態の内視鏡用画像信号処理装置に接続される内視鏡種別に応じた遅延部の稼働状況を示した表図である。

## 【 0 1 2 7 】

本第 4 の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ 4 0 3）において CPU 4 3 1 は、第 2 の実施形態と同様に、当該ビデオプロセッサ 4 0 3 に内視鏡 2 が接続されるとスコープ ID 2 2 からの情報に基づいて内視鏡 2 の種別を判定する。

## 【 0 1 2 8 】

本第 4 の実施形態においては、ビデオプロセッサ 4 0 3 に接続される内視鏡 2 として、内視鏡、内視鏡、内視鏡 および内視鏡 の 4 種類の内視鏡を想定する。

10

## 【 0 1 2 9 】

そして、図 8 に示すように、内視鏡 は、画像信号処理部 4 3 6 における偶数フィールド数分信号処理ブロック 4 4 1 および複数の奇数フィールド数分信号処理ブロック 4 4 2 ~ 4 4 4 の信号処理ブロックにおける信号処理を必要とする種別の内視鏡とし、内視鏡 は、画像信号処理部 4 3 6 における上述した信号処理をいずれも必要としない種類の内視鏡とし、内視鏡 は、画像信号処理部 4 3 6 における偶数フィールド数分信号処理ブロック 4 4 1 の他、2 つの奇数フィールド数分信号処理ブロック（奇数フィールド数分信号処理ブロック B 4 4 3 および奇数フィールド数分信号処理ブロック C 4 4 4）の信号処理は要するものの、奇数フィールド数分信号処理ブロック A 4 4 2 の信号処理は要しない種別の内視鏡とし、内視鏡 は、画像信号処理部 4 3 6 における偶数フィールド数分信号処理ブロック 4 4 1 の他、奇数フィールド数分信号処理ブロック C 4 4 4 の信号処理は要するものの、奇数フィールド数分信号処理ブロック A 4 4 2 および奇数フィールド数分信号処理ブロック B 4 4 3 の信号処理は要しない種別の内視鏡とする。

20

## 【 0 1 3 0 】

本第 4 の実施形態において CPU 4 3 1 は、内視鏡 2 の種別を判定すると固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて、画像信号処理部 4 3 6 における各信号処理ブロックの実行または非実行の設定を行う。

## 【 0 1 3 1 】

さらに CPU 4 3 1 は、固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて、換言すれば、各信号処理ブロックにおける信号処理の実行または非実行の設定に基づいて、遅延量設定部 4 5 1 を制御する。

30

## 【 0 1 3 2 】

そして CPU 4 3 1 の制御を受けて遅延量設定部 4 5 1 は、CPU 4 3 1 による上述した設定に基づいて、画像信号処理部 4 3 6 から出力される画像信号に対して奇数フィールド数分の遅延時間を与えるか否かを設定する。

## 【 0 1 3 3 】

さらに遅延量設定部 4 5 1 は、その設定結果を遅延部 4 3 7 に伝達し、これにより遅延部 4 3 7 は、画像信号処理部 4 3 6 から出力された画像信号に対して、遅延量設定部 4 5 1 によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する。

40

## 【 0 1 3 4 】

具体的に CPU 4 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、偶数フィールド数分信号処理ブロック 4 4 1 および奇数フィールド数分信号処理ブロック 4 4 2 ~ 4 4 4 のいずれをも“実行”に設定する。この場合、画像信号処理部 4 3 6 においては、計 7 フィールド数分（奇数フィールド数分）の遅延が生じていることとなる。

## 【 0 1 3 5 】

また CPU 4 3 1 は、接続された内視鏡 2 が内視鏡 である場合は、偶数フィールド数分信号処理ブロック 4 4 1 および奇数フィールド数分信号処理ブロック C 4 4 4 を“実行”に設定し、奇数フィールド数分信号処理ブロック A 4 4 2 および奇数フィールド数分信号処理ブロック B 4 4 3 を“非実行”に設定する。この場合、画像信号処理部 4 3 6 にお

50

いては、計3フィールド数分(奇数フィールド数分)の遅延が生じていることとなる。

【0136】

そしてCPU431は、接続された内視鏡2が内視鏡 または内視鏡 である場合は、遅延部437において1フィールド数分の遅延処理を行うよう、遅延量設定部451および遅延部437を制御する。

【0137】

このように本第4の実施形態においても、第2の実施形態と同様に、画像信号処理部436において奇数フィールド数分の遅延が生じる内視鏡2が接続される場合は、遅延部437において奇数フィールド数分の遅延処理を行うことにより、トータルの遅延量を偶数フィールド数分とし、上述したODD/EVEN逆転による不具合の発生を防止する。

10

【0138】

一方、CPU431は、接続された内視鏡2が内視鏡 である場合は、偶数フィールド数分信号処理ブロック441および奇数フィールド数分信号処理ブロック442~444のいずれも“非実行”に設定する。この場合、画像信号処理部436においては、遅延は生じていない。

【0139】

またCPU431は、接続された内視鏡2が内視鏡 である場合は、偶数フィールド数分信号処理ブロック441、奇数フィールド数分信号処理ブロックB443および奇数フィールド数分信号処理ブロックC444を“実行”に設定し、奇数フィールド数分信号処理ブロックA442を“非実行”に設定する。この場合、画像信号処理部436においては、遅延は6フィールド数分である。

20

【0140】

そしてCPU431は、接続された内視鏡2が内視鏡 または内視鏡 である場合は、画像信号処理部436において奇数フィールド数分の遅延が生じないことから、遅延部437において0フィールド数分の遅延処理を行うよう、すなわち、遅延量がゼロに設定されるよう、遅延量設定部451および遅延部437を制御する。

【0141】

このように本第4の実施形態においても、第2の実施形態と同様に、画像信号処理部436において奇数フィールド数分の遅延が生じない内視鏡2が接続される場合は、遅延部437における遅延量をゼロに設定することにより、トータルの遅延量を偶数フィールド数分のままとし、ODD/EVEN逆転による不具合の発生を防止する。

30

【0142】

以上説明したように、本第4の実施形態によると、画像信号処理部に封数の奇数フィールド数分信号処理ブロックを有する場合であっても、第2の実施形態と同様に、画像信号処理部436の直後の後段側に遅延部437を設け、接続される内視鏡2の種別により当該遅延部437における遅延量を制御することで、画像信号処理部436から出力される画像信号に奇数フィールド数分の遅延量が生じる場合には、遅延部437において奇数フィールド数分の遅延処理を行うことによりトータルでの遅延量を偶数フィールド数分とし、接続される内視鏡2の種別により画像信号処理部436から出力される画像信号に奇数フィールド数分の遅延量が生じない場合は、遅延部437における遅延量をゼロに設定することで、いずれの場合でも、ODD/EVEN逆転による不具合の発生を防止することができる。

40

【0143】

なお、本第4の実施形態においても、第2の実施形態と同様に、設定部たるCPU431は、所定の指示入力、例えば、ビデオプロセッサ403に接続された所定の指示入力手段6の指示によって前記各信号処理ブロックによる信号処理の実行または非実行を設定するようにしてもよい。

【0144】

<第5の実施形態>

次に、本発明の第5の実施形態について説明する。

50

## 【 0 1 4 5 】

上述した第4の実施形態の内視鏡用画像信号処理装置は、画像信号処理部において、奇数フィールド数分の遅延を生じる複数の信号処理ブロックを備えることを特徴とするが、本第5の実施形態の内視鏡用画像信号処理装置は、第4の実施形態と同様に画像信号処理部に複数の奇数フィールド数分信号処理ブロックを備えると共に、第3の実施形態の如きフィールド同期信号出力部および同期信号検出部を備えることを特徴とする。

## 【 0 1 4 6 】

図9は、本発明の第5の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図である。

## 【 0 1 4 7 】

本第5の実施形態の内視鏡システムは、その構成は基本的には第4の実施形態と同様であるので、ここでは第4の実施形態との差異のみの説明にとどめ、その他の詳細の説明は省略する。

## 【 0 1 4 8 】

図9に示すように本発明の第5の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ）503を含む内視鏡システム501は、第1の実施形態と同様に撮像ユニット21を有する内視鏡2と、前記内視鏡2が接続可能され、所定の信号処理を行う前記ビデオプロセッサ503と、ビデオプロセッサ503により生成された画像信号を表示する表示装置としてのモニタ5と、ビデオプロセッサ503に接続され所定の指示入力信号をビデオプロセッサ503に対して出力する指示入力手段6と、を主に備えて構成される。

## 【 0 1 4 9 】

ビデオプロセッサ503は、ビデオプロセッサ503内の各種回路の制御を行う制御部（CPU）531と、第1の実施形態と同様の固有情報格納部32、前処理部34、後段処理部38、表示制御部39と、を備える。

## 【 0 1 5 0 】

またビデオプロセッサ503は、CPU531の制御下に前処理部34から出力される画像信号を入力し所定の画像処理を施す画像信号処理部536と、前記画像信号処理部536から出力される画像信号に対して所定の遅延時間を付与する遅延部537と、前記画像信号処理部536における各信号処理ブロックおよび前記遅延部537と接続されCPU531の制御下に奇数フィールドの画像信号と偶数フィールドの画像信号とを記憶するフィールドメモリ533と、を備える。

## 【 0 1 5 1 】

また、本第5の実施形態においても、第2～第4の実施形態と同様の機能を果たす遅延量設定部551をさらに備える。

## 【 0 1 5 2 】

本第5の実施形態において画像信号処理部536は、第4の実施形態と同様の機能を果たす偶数フィールド数分信号処理ブロック541、複数の奇数フィールド数分信号処理ブロック（奇数フィールド数分信号処理ブロックA542、奇数フィールド数分信号処理ブロックB543、奇数フィールド数分信号処理ブロックC544（以下、場合によって総合的に奇数フィールド数分信号処理ブロック542～544と記載する））と、を有する。

## 【 0 1 5 3 】

なお、上記実施形態と同様に、これら偶数フィールド数分信号処理ブロック541および奇数フィールド数分信号処理ブロック542～544は、第1～第4の実施形態と同様に、フィールドメモリ533に接続される。

## 【 0 1 5 4 】

本第5の実施形態においては、第2、第4の実施形態と同様に、偶数フィールド数分信号処理ブロック541および奇数フィールド数分信号処理ブロック542～544は、いずれもCPU531に制御され、当該各信号処理ブロックにおける処理の実行または非実行が設定されるようになっている。

10

20

30

40

50

## 【0155】

すなわち、CPU531は、ビデオプロセッサ503に接続される内視鏡2の種別に応じて、固有情報格納部32に格納された内視鏡固有情報に基づいて、偶数フィールド数分信号処理ブロック541および複数の奇数フィールド数分信号処理ブロック542～544における信号処理の実行または非実行を設定するようになっている。

## 【0156】

その一方で本第5の実施形態における画像信号処理部536は、第3の実施形態と同様に、前記偶数フィールド数分信号処理ブロック541および前記奇数フィールド数分信号処理ブロック542～544による処理済画像信号に併走させてフィールド同期信号を出力するフィールド同期信号出力部545を備える。

10

## 【0157】

さらに本第5の実施形態においてビデオプロセッサ503は、第3の実施形態と同様に、前記フィールド同期信号出力部545から出力されるフィールド同期信号ODD/EVENを入力し、当該フィールド同期信号に基づいて、画像信号処理部536から出力される前記処理済画像信号が奇数フィールドの信号であるか偶数フィールドの信号であるかを検出する同期信号検出部552を備える。

## 【0158】

また、前記同期信号検出部552はCPU531に接続され、当該同期信号検出部552における検出結果はCPU531に伝達されるようになっている。

## 【0159】

20

このような構成をなす本第5の実施形態は、CPU531は、ビデオプロセッサ503に接続される内視鏡2の種別が判別されかつ固有情報格納部32に格納された内視鏡固有情報により各信号処理ブロックの実行または非実行が認識できる場合においては、当該固有情報に応じて遅延量設定部551および遅延部537を制御する一方で、ビデオプロセッサ503に接続された内視鏡2に係る固有情報を認識することができないような場合においては、同期信号検出部552の検出結果に応じて遅延量設定部551および遅延部537を制御するようになっている。

## 【0160】

本第5の実施形態において遅延部537は、フィールドメモリ533と接続され、画像信号処理部536における前記信号処理ブロックの信号処理を経た画像信号に対して、CPU531の制御下に、遅延量設定部551によって設定された遅延時間に応じて、奇数フィールド数分の遅延量を与え後段に出力する機能を有する。

30

## 【0161】

<第5の実施形態の作用>

次に、本第5の実施形態の作用について説明する。

## 【0162】

本第5の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ503）においてCPU531は、第4の実施形態と同様に、当該ビデオプロセッサ503に内視鏡2が接続されるとスコープID22からの情報に基づいて内視鏡2の種別を判定する。

## 【0163】

40

ここでCPU531において、固有情報格納部32に格納された内視鏡固有情報に基づいて各信号処理ブロックの実行または非実行が認識できる場合は、当該CPU531は、当該固有情報に応じて、第4の実施形態と同様に、遅延量設定部551および遅延部537を制御する。

## 【0164】

一方で、ビデオプロセッサ503に接続された内視鏡2に係る固有情報が固有情報格納部32に格納されていない等、内視鏡固有情報を認識することができないような場合は、CPU531は、第3の実施形態と同様に、同期信号検出部552の検出結果に応じて遅延量設定部551および遅延部537を制御する。

## 【0165】

50

以上説明したように、本第5の実施形態によると、第3の実施形態および第4の実施形態の両方の機能を備えることで、ビデオプロセッサ503に接続された内視鏡2に係る固有情報が認識できる場合または認識できない場合のいずれも場合であっても、画像信号処理部536から出力される画像信号に奇数フィールド数分の遅延量が生じる場合には、遅延部537において奇数フィールド数分の遅延処理を行うことによりトータルでの遅延量を偶数フィールド数分とし、画像信号処理部536から出力される画像信号に奇数フィールド数分の遅延量が生じない場合は、遅延部537における遅延量をゼロに設定することで、いずれの場合でも、ODD/EVEN逆転による不具合の発生を防止することができる。

【0166】

<第6の実施形態>

次に、本発明の第6の実施形態について説明する。

【0167】

上述した第2～第4の実施形態の内視鏡用画像信号処理装置は、遅延部（遅延部237、337、437）は画像信号処理部（画像信号処理部236、336、436）の後段に接続され、画像信号処理部から出力される画像信号に対して所定の遅延量を付加する機能を有している。

【0168】

これに対して、本第6の実施形態の内視鏡用画像信号処理装置は、画像信号処理部に設けた奇数フィールド数分信号処理ブロックごとに所定の遅延量を付加する遅延部を、当該画像信号処理部の内部に設けたことを特徴とする。

【0169】

図10は、本発明の第6の実施形態の内視鏡用画像信号処理装置を含む内視鏡システムの構成を示したブロック図である。

【0170】

本第6の実施形態の内視鏡システムは、その構成は基本的には第4の実施形態と同様であり遅延部についてのみ異なるので、ここでは第4の実施形態との差異のみの説明にとどめ、その他の詳細の説明は省略する。

【0171】

図10に示すように本発明の第6の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ）603を含む内視鏡システム601は、第1の実施形態と同様に撮像ユニット21を有する内視鏡2と、前記内視鏡2が接続可能され、所定の信号処理を行う前記ビデオプロセッサ603と、ビデオプロセッサ603により生成された画像信号を表示する表示装置としてのモニタ5と、ビデオプロセッサ603に接続され所定の指示入力信号をビデオプロセッサ603に対して出力する指示入力手段6と、を主に備えて構成される。

【0172】

ビデオプロセッサ603は、ビデオプロセッサ603内の各種回路の制御を行う制御部（CPU）631と、第1の実施形態と同様の固有情報格納部32、前処理部34、後段処理部38、表示制御部39と、を備える。

【0173】

またビデオプロセッサ603は、CPU631の制御下に前処理部34から出力される画像信号を入力し所定の画像処理を施す画像信号処理部636を備える。

【0174】

本第5の実施形態において画像信号処理部636は、第4の実施形態と同様の機能を果たす偶数フィールド数分信号処理ブロック641、複数の奇数フィールド数分信号処理ブロック（奇数フィールド数分信号処理ブロックA642、奇数フィールド数分信号処理ブロックB643、奇数フィールド数分信号処理ブロックC644（以下、場合によって総合的にまとめて奇数フィールド数分信号処理ブロック642～644と記載する））と、を有する。

【0175】

なお、上記実施形態と同様に、これら偶数フィールド数分信号処理ブロック641およ

10

20

30

40

50

び奇数フィールド数分信号処理ブロック 6 4 2 ~ 6 4 4 は、第 1 ~ 第 5 の実施形態と同様に、フィールドメモリ 6 3 3 に接続される。

【 0 1 7 6 】

本第 6 の実施形態においては、第 2、第 4 の実施形態と同様に、偶数フィールド数分信号処理ブロック 6 4 1 および奇数フィールド数分信号処理ブロック 6 4 2 ~ 6 4 4 は、いずれも CPU 6 3 1 に制御され、当該各信号処理ブロックにおける処理の実行または非実行が設定されるようになっている。

【 0 1 7 7 】

すなわち、CPU 6 3 1 は、ビデオプロセッサ 6 0 3 に接続される内視鏡 2 の種別に応じて、固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて、偶数フィールド数分信号処理ブロック 6 4 1 および複数の奇数フィールド数分信号処理ブロック 6 4 2 ~ 6 4 4 における信号処理の実行または非実行を設定するようになっている。

10

【 0 1 7 8 】

一方、本第 6 の実施形態において画像信号処理部 6 3 6 は、複数の各奇数フィールド数分信号処理ブロック 6 4 2 ~ 6 4 4 毎に対応して設けられた遅延部を有する。

【 0 1 7 9 】

すなわち、画像信号処理部 6 3 6 は、奇数フィールド数分信号処理ブロックとして設けた奇数フィールド数分信号処理ブロック A 6 4 2、奇数フィールド数分信号処理ブロック B 6 4 3 および奇数フィールド数分信号処理ブロック C 6 4 4 毎に、各信号処理ブロックから出力される画像信号に対して所定の遅延時間を付与する遅延部 A 6 4 6、遅延部 B 6 4 7 および遅延部 C 6 4 8 を付随的に備える。

20

【 0 1 8 0 】

また、本第 6 の実施形態においても、第 2 ~ 第 4 の実施形態と同様の機能を果たすと共に、前記遅延部 A 6 4 6、遅延部 B 6 4 7 または遅延部 C 6 4 8 に対して所定の遅延量を設定するための遅延量設定部 6 5 1 を備える。

【 0 1 8 1 】

前記遅延部 A 6 4 6、遅延部 B 6 4 7 および遅延部 C 6 4 8 は、それぞれ対応する奇数フィールド数分信号処理ブロックが“実行”に設定される場合は、CPU 6 3 1 の制御下に遅延量設定部 6 5 1 によって設定された遅延時間に応じて、それぞれの奇数フィールド数分信号処理ブロックから出力される画像信号に対して奇数フィールド数分の遅延量を与え後段に出力する機能を有する。

30

【 0 1 8 2 】

< 第 6 の実施形態の作用 >

次に、本第 6 の実施形態の作用について説明する。

【 0 1 8 3 】

本第 6 の実施形態の内視鏡用画像信号処理装置（ビデオプロセッサ 6 0 3）において CPU 6 3 1 は、第 4 の実施形態と同様に、当該ビデオプロセッサ 6 0 3 に内視鏡 2 が接続されるとスコープ ID 2 2 からの情報に基づいて内視鏡 2 の種別を判定する。

【 0 1 8 4 】

次に CPU 6 3 1 は、固有情報格納部 3 2 に格納された内視鏡固有情報に基づいて各信号処理ブロックの実行または非実行を設定する。そして、“実行”に設定した奇数フィールド数分信号処理ブロックに対応する遅延部 A 6 4 6、遅延部 B 6 4 7 または遅延部 C 6 4 8 を駆動せしめ、遅延量設定部 6 5 1 によって設定された遅延時間に応じて、“実行”に設定した奇数フィールド数分信号処理ブロックから出力される画像信号に対して奇数フィールド数分の遅延量を与え後段に出力せしめる。

40

【 0 1 8 5 】

以上説明したように、本第 6 の実施形態によると、画像信号処理部 6 3 6 内におけるいずれかの奇数フィールド数分信号処理ブロックが稼働する場合、その稼働した奇数フィールド数分信号処理ブロックから出力される画像信号に対して、対応する遅延部において奇数フィールド数分の遅延処理を行うことにより、画像信号処理部 6 3 6 から出力される画

50

像信号に係る遅延量を偶数フィールド数分とし、DD/EVEN逆転による不具合の発生を防止することができる。

【0186】

また、本発明は、上述した実施形態に限定されるものではなく、本発明の要旨を変えない範囲において、種々の変更、改変等が可能であり、上述した実施形態等を部分的に組み合わせる等して構成される実施形態も本発明に属する。

【符号の説明】

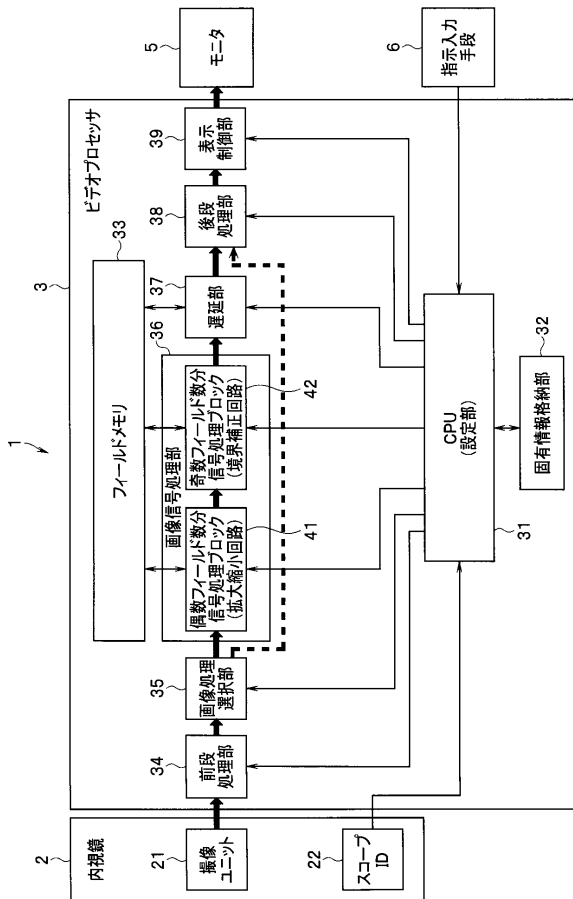
【0187】

- 1、201、301、401、501、601...内視鏡システム
- 2...内視鏡
- 3、203、303、403、503、603...ビデオプロセッサ
- 5...モニタ
- 6...指示入力手段
- 31、231、331、431、531、631...CPU
- 32...固有情報格納部
- 33、233、333、433、533、633...フィールドメモリ
- 35...画像処理選択部
- 36、236、336、436、536、636...画像信号処理部
- 37、237、337、437、537、637...遅延部
- 41、241、341、441、541、641...偶数フィールド数分信号処理ブロック
- 42、242、342、442~444、542~544、642~644...奇数フィールド数分信号処理ブロック
- 251、351、451、551、651...遅延量設定部
- 345...フィールド同期信号出力部
- 352...同期信号検出部

10

20

【図1】

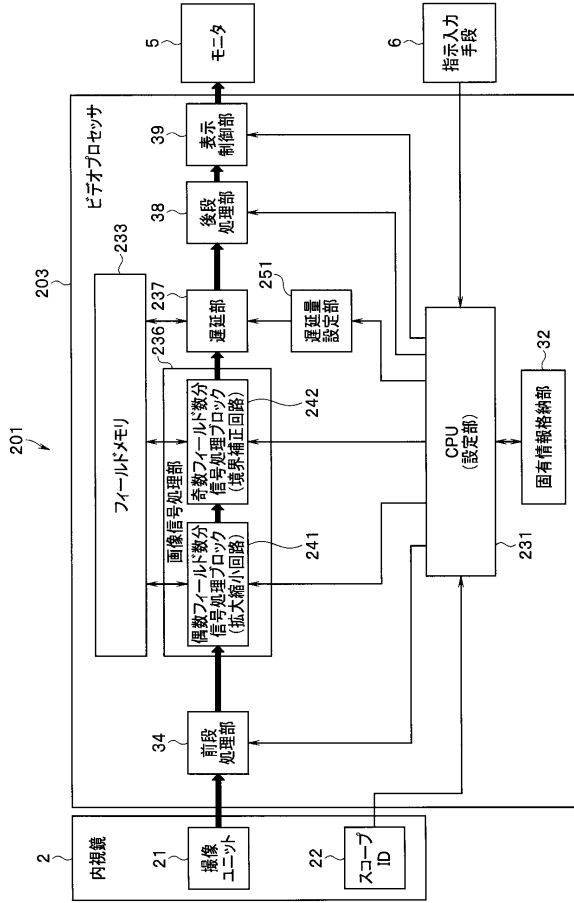


【図2】

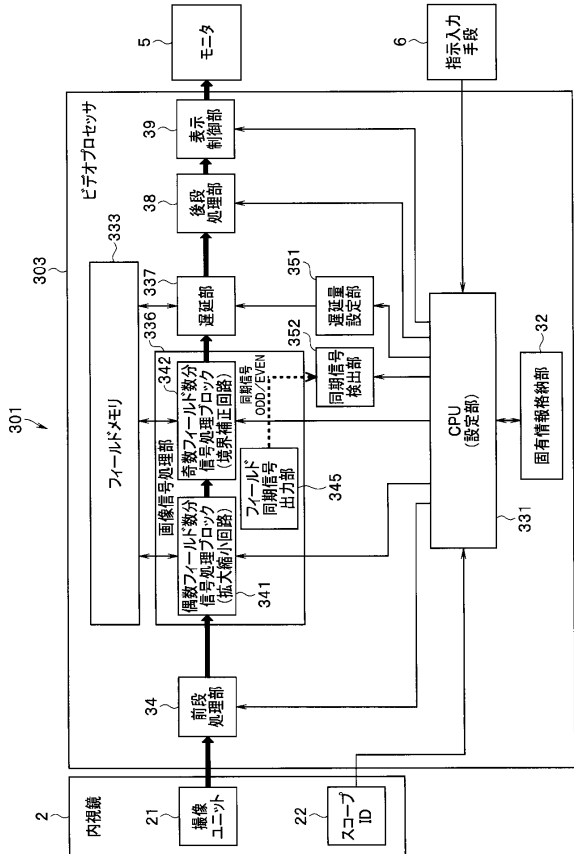
遅延量	前段処理部	偶数フィールド数分信号処理ブロック	奇数フィールド数分信号処理ブロック	遅延部稼働	トータル遅延量
内視鏡α	0フィールド	0	0	遅延有 (1フィールド数分)	4フィールド
内視鏡β	0	0	0	パイパス	0フィールド

○:処理実行

【図3】



【図5】



【図4】

遅延量	前段処理部	偶数フィールド数分 信号処理ブロック		奇数フィールド数分 信号処理ブロック		遅延部稼働	トータル 遅延量
		2フィールド	1フィールド	2フィールド	1フィールド		
内視鏡α	○	○	○	○	○	遅延有 (1フィールド数分)	4フィールド
内視鏡β	○	○	×	×	×	遅延量ゼロ	0フィールド
内視鏡γ	○	○	○	×	×	遅延量ゼロ	2フィールド

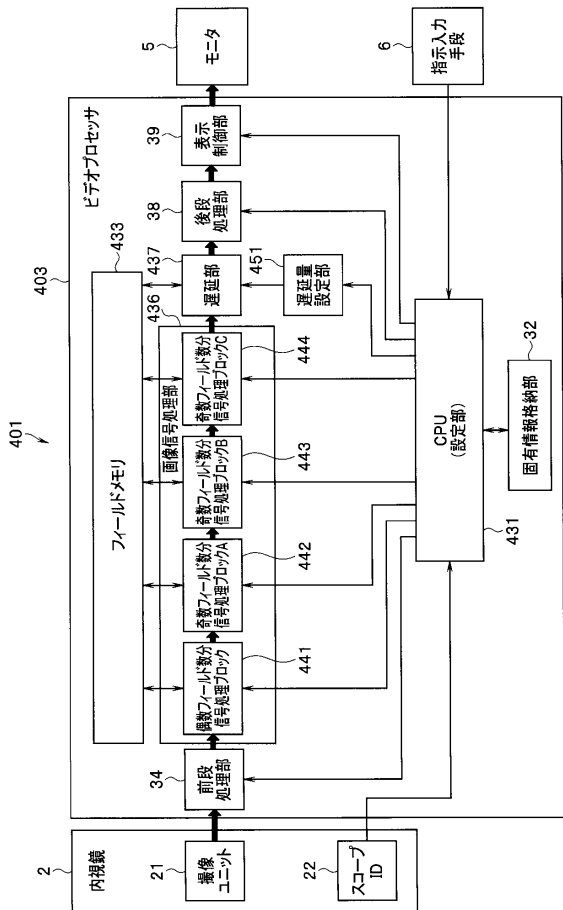
○：処理実行    ×：処理非実行

【図6】

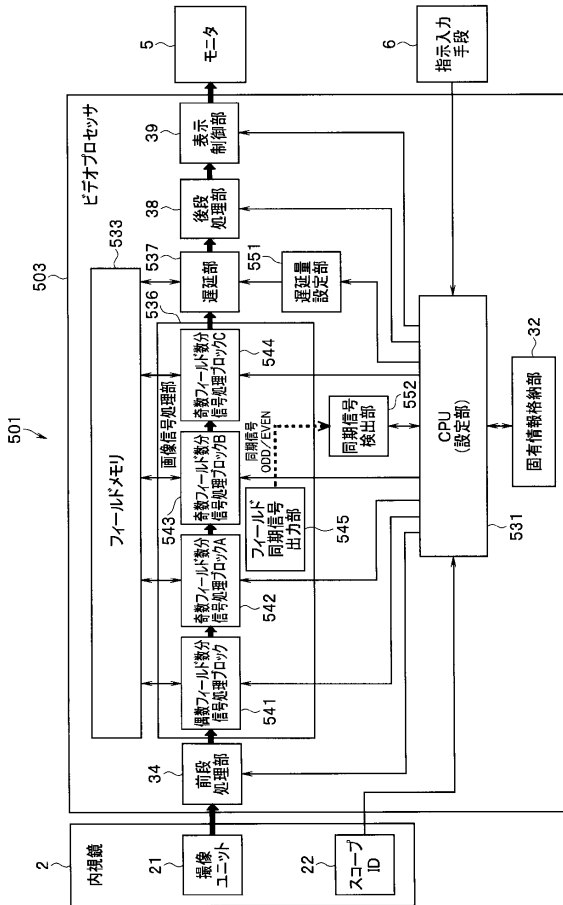
遅延量	前段処理部	偶数フィールド数分 信号処理ブロック		奇数フィールド数分 信号処理ブロック		同期信号検出	遅延部稼働	トータル 遅延量
		2フィールド	1フィールド	2フィールド	1フィールド			
内視鏡α	○	○	○	○	○	3フィールド遅延	遅延有 (1フィールド数分)	4フィールド
内視鏡β	○	○	×	×	×	0フィールド遅延	遅延量ゼロ	0フィールド
内視鏡γ	○	○	○	×	×	2フィールド遅延	遅延量ゼロ	2フィールド

○：処理実行    ×：処理非実行

【図7】



【図9】

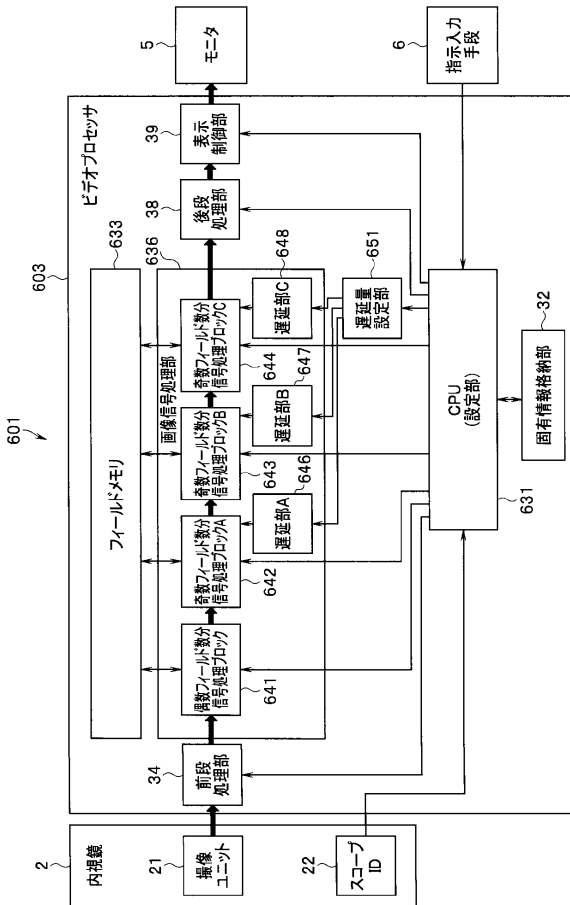


【図8】

遅延量	内窥镜α	内窥镜β	内窥镜γ	内窥镜δ	奇数フレーム信号処理ブロック				遅延部稼働	トータル遅延量
					前段処理部	奇数フレーム信号処理ブロックA	奇数フレーム信号処理ブロックB	奇数フレーム信号処理ブロックC		
遅延量α	○	○	○	○	2フレーム	1フレーム	3フレーム	1フレーム	遅延点 (1フレーム数分)	8フレーム
遅延量β	○	○	×	○	0フレーム	1フレーム	×	×	遅延量ゼロ	0フレーム
遅延量γ	○	○	○	○	0フレーム	×	×	○	遅延量ゼロ	6フレーム
遅延量δ	○	○	○	○	0フレーム	×	×	○	遅延点 (1フレーム数分)	4フレーム

○:処理実行 ×:処理非実行

【図10】



## フロントページの続き

- (72)発明者 岩崎 智樹  
東京都渋谷区幡ヶ谷2丁目4番2号 オリパス株式会社内
- (72)発明者 橋本 進  
東京都渋谷区幡ヶ谷2丁目4番2号 オリパス株式会社内
- (72)発明者 濱田 敏裕  
東京都渋谷区幡ヶ谷2丁目4番2号 オリパス株式会社内
- (72)発明者 中川 裕仁  
東京都渋谷区幡ヶ谷2丁目4番2号 オリパス株式会社内

審査官 北島 拓馬

- (56)参考文献 特開平11-075218(JP,A)  
特開平06-113255(JP,A)  
特開2009-233168(JP,A)  
特開平11-155808(JP,A)  
特開2008-142421(JP,A)

## (58)調査した分野(Int.Cl., DB名)

A61B	1/00	-	1/32
G02B	23/24	-	23/26
H04N	7/12		
H04N	9/04	-	9/11
H04N	19/00	-	19/98

专利名称(译)	内窥镜用图像信号处理装置		
公开(公告)号	<a href="#">JP6497702B2</a>	公开(公告)日	2019-04-10
申请号	JP2015123179	申请日	2015-06-18
[标]申请(专利权)人(译)	奥林巴斯株式会社		
申请(专利权)人(译)	奥林巴斯公司		
当前申请(专利权)人(译)	奥林巴斯公司		
[标]发明人	久津間祐二 鈴木達彦 岩崎智樹 橋本進 濱田敏裕 中川裕仁		
发明人	久津間 祐二 鈴木 達彦 岩崎 智樹 橋本 進 濱田 敏裕 中川 裕仁		
IPC分类号	A61B1/045 G02B23/24		
FI分类号	A61B1/045.610 G02B23/24.B A61B1/00.640 A61B1/04 A61B1/04.370 H04N5/225 H04N5/225.C H04N5/225.500 H04N5/232 H04N5/232.Z		
F-TERM分类号	2H040/GA02 2H040/GA11 4C161/CC06 4C161/JJ17 4C161/JJ18 4C161/NN01 4C161/NN07 4C161/SS04 4C161/YY02 4C161/YY14 5C122/DA03 5C122/DA04 5C122/DA26 5C122/EA42 5C122/FK23 5C122/FK24 5C122/GA24 5C122/HA62 5C122/HA71 5C122/HB09		
代理人(译)	伊藤 进 长谷川 靖 ShinoUra修		
其他公开文献	JP2017006259A		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

本发明提供一种内窥镜图像信号处理装置，即使在具有需要奇数场的处理时间的信号处理块的情况下，也不会引起场ODD / EVEN反转现象。[解决方案] 图像信号处理单元36包括奇数场编号信号处理块42，其需要奇数场编号的处理时间并处理从内窥镜2输入的用于对物体成像的图像信号；以及奇数场编号信号并且延迟单元37用于将由处理块42处理的图像信号延迟与奇数场的数量相对应的延迟时间。[选图]图1

(45) 発行日 平成31年4月10日 (2019. 4. 10)

(24) 登録日 平成31年3月22日 (2019. 3. 22)

(51) Int. Cl.

			F 1			
A 6 1 B	1/045	(2006. 01)	A 6 1 B	1/045	G 1 O	
G O 2 B	23/24	(2006. 01)	G O 2 B	23/24	B	

請求項の数 4 (全 24 頁)

(21) 出願番号	特願2015-123179 (P2015-123179)	(73) 特許権者	000000376 オリンパス株式会社
(22) 出願日	平成27年6月18日 (2015. 6. 18)		東京都八王子市石川町2 9 5 1 番地
(65) 公開番号	特開2017-6259 (P2017-6258A)	(74) 代理人	100076233 弁理士 伊藤 進
(43) 公開日	平成29年1月12日 (2017. 1. 12)	(74) 代理人	100101661 弁理士 兵谷川 靖
審査請求日	平成29年9月11日 (2017. 9. 11)	(74) 代理人	100135932 弁理士 藤浦 治
		(72) 発明者	久津間 祐二 東京都渋谷区幡ヶ谷2丁目4 3番2号 オ リンパス株式会社内
		(72) 発明者	鈴木 達彦 東京都渋谷区幡ヶ谷2丁目4 3番2号 オ リンパス株式会社内

最終頁に続く

(54) 【発明の名称】 内視鏡用画像信号処理装置